А.Ф. ЕНИКЕЕВ, канд. техн. наук, УкрГАЖТ (г. Харьков) *И.С. ЗЫКОВ*, канд. техн. наук, НТУ "ХПИ" (г. Харьков)

СИНТЕЗ ЦИФРОВОГО РЕГУЛЯТОРА ПРИВОДА ПОПЕРЕЧНОЙ ПОДАЧИ ШЛИФОВАЛЬНОГО КРУГА

На основе дискретного преобразования Лапласа синтезирован замкнутый канал управления поперечной подачей шлифовального круга.

Постановка проблемы. Внедрение в машиностроительное производство Украины современных информационных и энергосберегающих технологий базируется на разработке технических средств автоматизации технологических процессов и, в частности, алмазного шлифования. Шлифовальные станки при обработке деталей используют в качестве приводных механизмов двигатели постоянного и переменного тока, которые являются энергоемкими объектами управления. Сокращение времени обработки шлифовальными станками деталей при сохранении заданных показателей качества их обработанных поверхностей снижает процент недостатка и дает предприятию существенную экономию электрической энергии [1].

Разработка математической модели привода. При разработке технических средств автоматизации процессов алмазного шлифования используется принцип покоординатного управления станками [2]. В основу разработки замкнутого канала для управления поперечной подачей шлифовального круга положен принцип управления по отклонению. Структурная схема этого канала представлена на рис. 1. Выполним анализ структурной схемы с целью получения выражения для передаточной функции канала.



Рис. 1. Структурная схема канала

В динамическом отношении первичный преобразователь представим пропорциональным звеном с некоторой полосой нечувствительности (D₁).

Специфика работы этого блока позволяет представить его апериодическим звеном с запаздыванием

$$H_1(p) = \frac{D_1 k_{\Pi 1} e^{-pt_{\Pi 1}}}{T_{\Pi 1} p + 1},$$
(1)

где $k_{\Pi 1}$, $t_{\Pi 1}$, $T_{\Pi 1}$ – соответственно коэффициент передачи, запаздывание и постоянная времени блока П1.

Погрешность дискретизации аналогового сигнала этим модулем находит свое количественное выражение в нестабильности его выходного кода. На рис. 2 представлена гистограмма разбросов выходного кода. Основные статистические параметры распределения погрешности следующие



$$\overline{X} = 0.8 \,\mathrm{H}\,\mathrm{0}^{-3}$$
; $s = 0.4915$; $A = 0.0835$; $E = -0.644$

Рис. 2. Гистограмма разброса выходного кода блока П1

Гистограмма после выполнения процедуры сглаживания описана треугольным законом распределения. Вероятность проявления выдвинутой гипотезы по критерию согласия Колмогорова составила 0,918 при $\lambda = 0,487$. Уравнение сглаженной кривой имеет вид

$$f_1(x) = \frac{1}{2s} e^{-\frac{|x|}{s}}$$
 при xO(- 0,12, 0,12). (2)

Для полученного закона распределения погрешности модуля, который измеряет величину поперечной подачи шлифовального круга, имеем

$$\ln f_1(x) = -\ln 2s - \frac{|x|}{s}$$

Отсюда, энтропия погрешности данного модуля

$$H_{\frac{3}{2}}^{\frac{3}{2}} \underbrace{H}_{\frac{1}{2}}^{\frac{1}{2}} = \ln(2s e^{\frac{m_1}{s}}).$$

Следовательно, энтропийный интервал неопределенности составляет

$$\mathsf{D}_1 = s \, e^{\frac{m_1}{s}} = 0,05.$$

Этот интервал определяет полосу нечувствительности входного модуля канала. Выходной сигнал экстраполятора нулевого порядка является ступенчатым. Тогда передаточная функция такого устройства имеет вид [3]

$$H_2(p) = \frac{1 - e^{-pt_r}}{p}.$$
 (3)

Регулятор 1 построим на базе микроконтроллера. Обобщенная передаточная функция вычислительного блока как некоторого произвольного цифрового фильтра имеет такой вид [3]

$$H_{3}(p) = \frac{1}{t_{r}} \left(1 - e^{-pt_{r}} \right).$$
(4)

Передаточная функция блоков ЭП1 и ИМ1 получена таком виде

$$H_4(p) = \frac{k_M T_{k_1}^2}{a_4 p^4 + a_3 p^3 + a_2 p^2 + a_1 p + a_0}.$$
 (5)

где
$$a_4 = t_{\rm TB} T_{\rm TB} T_{\Im} T_{\rm ДT} T_{\rm M}$$
, $a_3 = T_{\rm M} \left[(t_{\rm TB} + T_{\rm TB}) T_{\Im} T_{\rm ДT} + t_{\rm TB} T_{\rm TB} (T_{\Im} + T_{\rm TT}) \right] + t_{\rm TB} T_{\rm TB} T_{\Im} T_{\rm ДT}$;
 $a_2 = T_{\rm M} \left[T_{\Im} T_{\rm ДT} + t_{\rm TB} T_{\rm TB} + (t_{\rm TB} + T_{\rm TB}) (T_{\Im} + T_{\rm ДT}) \right] + (t_{\rm TB} + T_{\rm TB}) T_{\Im} T_{\rm ДT} + t_{\rm TB} T_{\rm TB} (T_{\Im} + T_{\rm ДT})$
 $a_1 = T_{\rm M} \left(T_{\Im} + T_{\rm ДT} + t_{\rm TB} + T_{\rm TB} \right) + T_{\Im} T_{\rm ДT} + t_{\rm TB} T_{\rm TB} + (t_{\rm TB} + T_{\rm TB}) (T_{\Im} + T_{\rm ДT})$,
 $a_0 = t_{\rm TB} + T_{\rm TB} + T_{\Im} + T_{\rm QT}$.

Блоки П1, Р1 и ЭП1 вносят запаздывание в работу канала для управления поперечной подачей шлифовального круга. Будем считать, что дискретное время запаздывания канала по управляющему воздействию, равное сумме запаздываний указанных блоков, составляет $2T_0$. Соответственно порядок математической модели рассматриваемого канала составляет d = 3. С учетом этого запаздывания дискретная передаточная функция замкнутого канала для управления поперечной подачей шлифовального круга получилась в таком виде

$$H_5\left(z^{-1}\right) = z^{-2} \frac{b_0^{\mathbf{0}} + b_1^{\mathbf{0}} z^{-1} + b_2^{\mathbf{0}} z^{-2} + b_3^{\mathbf{0}} z^{-3}}{1 + a_1^{\mathbf{0}} z^{-1} + a_2^{\mathbf{0}} z^{-2} + a_3^{\mathbf{0}} z^{-3}} = z^{-2} \frac{B\left(z^{-1}\right)}{A\left(z^{-1}\right)}.$$
(6)

В основу разработки цифрового регулятора 1 поперечной подачи шлифовального круга положим принцип его синтеза на базе эталонной модели замкнутого канала. Закон управления цифрового регулятора в системах с эталонной моделью имеет такой вид

$$D(z^{-1}) \ U_t = H(z^{-1}) \ G_t - F(z^{-1}) \ y_t , \qquad (7)$$

где G_t – задающее воздействие замкнутого канала в момент времени $t = nT_0$; $D(z^{-1}), H(z^{-1}), F(z^{-1})$ – полиномиальные выражения относительно оператора сдвига.

Структурная схема замкнутого канала для управления поперечной подачей шлифовального круга с цифровым регулятором (7) представлена на рис. 3.



Рис. 3. Структурная схема канала

Синтез цифрового регулятора сведен к задаче определения параметров полиномов $D(z^{-1})$, $H(z^{-1})$ и $F(z^{-1})$ таким образом, чтобы замкнутый основной контур был устойчивым. В условиях неполной входной информации синтез цифрового регулятора 1 выполним на основе минимизации квадратичного критерия оптимальности [3]

$$J = \lim \frac{1}{N} \sum_{i=0}^{\infty} \left[y_t^2 - P_1 U_t^2 \right].$$
 (8)

Полином $R_1(z^{-1})$ определяет динамику переходного процесса основного контура цифрового регулятора при устранении ошибки рассогласования. Поскольку величиной ошибки $e_{\text{доп}}$ можно задаться, а ширина Δ_1 интервала неопределенности уже определена в результате статистической обработки экспериментальных данных, то полином $R_1(z^{-1})$ приобретает такой вид

$$R_{\rm I}\left(z^{-1}\right) = \frac{\Delta_{\rm I}k_M T_M\left(1 - l_4\right)}{e_{\rm доп}} z^{-1} \,. \tag{9}$$

Полином $H(z^{-1})$ имеет вид

$$H(z^{-1}) = z^{-3} \left(h_0 + h_1 z^{-1} + h_2 z^{-2} + h_3 z^{-3} \right), \tag{10}$$

где
$$h_0 = \frac{\Delta_1 k_M T_M (1-l_4)}{e_{\text{доп}}} b_0^{\mathbf{0}}, \ h_1 = \frac{\Delta_1 k_M T_M (1-l_4) b_1^{\mathbf{0}}}{e_{\text{доп}} a_1^{\mathbf{0}}}, \ h_2 = \frac{\Delta_1 k_M T_M (1-l_4) b_2^{\mathbf{0}}}{e_{\text{доп}} a_2^{\mathbf{0}}},$$

$$h_3 = \frac{\Delta_1 k_M T_M \left(1 - l_4\right) b_3^{\mathbf{0}}}{\boldsymbol{e}_{\text{доп}} \boldsymbol{a}_3^{\mathbf{0}}}$$

Полином $F(z^{-1})$ получен в таком виде

$$F(z^{-1}) = f_0 + f_1 z^{-1} + f_2 z^{-2}, \qquad (11)$$

где $f_0 = 1$, $f_1 = \frac{a_1^{\mathbf{0}} + 1}{a_1^{\mathbf{0}}}$, $f_2 = \frac{a_1^{\mathbf{0}} a_2^{\mathbf{0}} + a_1^{\mathbf{0}} + a_2^{\mathbf{0}}}{a_1^{\mathbf{0}} a_2^{\mathbf{0}}}$.

Полином $D(z^{-1})$ получен в следующем виде

$$D(z^{-1}) = g_0 + g_1 z^{-1} + g_2 z^{-2}, \qquad (12)$$

где его коэффициенты имеют такие значения

$$g_{0} = \frac{b_{0}^{\mathbf{0}}}{a_{0}^{\mathbf{0}}}, \qquad g_{1} = \frac{b_{1}^{\mathbf{0}} - \frac{b_{0}^{\mathbf{0}}a_{1}^{\mathbf{0}}}{a_{0}^{\mathbf{0}}} + \frac{b_{0}^{\mathbf{0}}\left(a_{1}^{\mathbf{0}}+1\right)}{a_{1}^{\mathbf{0}}}}{a_{0}^{\mathbf{0}}},$$
$$g_{2} = \frac{b_{2}^{\mathbf{0}} + \frac{b_{1}^{\mathbf{0}}\left(a_{1}^{\mathbf{0}}+1\right)}{a_{1}^{\mathbf{0}}} + \frac{b_{2}^{\mathbf{0}}\left(a_{1}^{\mathbf{0}}a_{2}^{\mathbf{0}}+a_{1}^{\mathbf{0}}+a_{2}^{\mathbf{0}}\right)}{a_{1}^{\mathbf{0}}a_{2}^{\mathbf{0}}} - \frac{b_{0}^{\mathbf{0}}a_{2}^{\mathbf{0}}}{a_{0}^{\mathbf{0}}} - a_{1}^{\mathbf{0}}\left[b_{1}^{\mathbf{0}} - \frac{b_{0}^{\mathbf{0}}a_{1}^{\mathbf{0}}}{a_{0}^{\mathbf{0}}} + \frac{b_{0}^{\mathbf{0}}\left(a_{1}^{\mathbf{0}}+1\right)}{a_{1}^{\mathbf{0}}}\right]}{a_{0}^{\mathbf{0}}}.$$

Передаточная функция оптимального регулятора 1 получена в таком виде

$$H_{\text{OITT}}\left(z^{-1}\right) = \frac{H\left(z^{-1}\right)B\left(z^{-1}\right)}{b_{0}^{0}A\left(z^{-1}\right) + D\left(z^{-1}\right)B\left(z^{-1}\right)}.$$
(13)

После подстановки коэффициентов полиномов $A(z^{-1})$, $B(z^{-1})$, $D(z^{-1})$ и $F(z^{-1})$ в выражение (13) и преобразований имеем

$$H_{\text{опт,I}}\left(z^{-1}\right) = 767,113 \frac{2,3-3,453z^{-1}+1,33z^{-2}}{0,262+0,008z^{-1}+0,2182z^{-2}}.$$
 (14)

По выражениям (6), (9), (10), (11), (12) и (14) в среде *Matlab* собрана имитационная модель замкнутого канала (рис. 4). График выходного сигнала представлен на рис. 5.



Рис. 4. Имитационная модель в среде *Matlab* замкнутого канала для управления поперечной подачей шлифовального круга



Рис. 5. График выходного сигнала канала

Выводы. На основании анализа графика имеем повышение быстродействия замкнутого канала благодаря цифровому регулятору. Так же просматривается небольшая ошибка перегулирования в начале переходного процесса, которая по истечении некоторого времени становится нулевой. В целом разработанный замкнутый канал удовлетворяет требованиям системы покоординатного управления шлифовальными станками по точности и быстродействию.

Список литературы: 1. Рубашкин И.Б., Алешин А.А. Микропроцессорное управление режимом металлообработки. – Л.: Машиностроение, 1989. – 160 с. 2. Еникеев А.Ф. Оптимальное управление технологическим процессом алмазного шлифования. – Краматорск: ДГМА, 2001. – 160 с. 3. Романенко В.Д., Иенатенко Б.В. Адаптивное управление технологическими процессами на базе микроЭВМ: Учебное пособие. – К.: Вища шк., 1990. – 334 с.

Поступила в редколлегию 13.11. 2008 г.