

В.Н. ЕВГРАФОВ

ПОВЫШЕНИЕ ПРОИЗВОДИТЕЛЬНОСТИ БЕЗБУФЕРНЫХ МНОГОСТУПЕНЧАТЫХ СЕТЕЙ МЕТОДОМ ДУБЛИРОВАНИЯ СТУПЕНЕЙ

Швидкодія багатоступеневої мережі є однією з ключових складових загальної швидкодії багатопроцесорної системи. В даній роботі запропонований метод дублювання ступенів, що приводить до зростання швидкодії мережі за рахунок зменшення ймовірності блокування. Також побудована математична модель, яка дозволяє оцінити пропускну здатність мережі з дубльованими ступенями.

Performance of the multistage interconnection network is a crucial component of the integral performance of the multiprocessor system. This paper presents a method of stages replication that leads to performance increasing. The analytical model was built that allows estimate throughput of replicated MIN.

Постановка проблеми. Одним из параметров производительности многоступенчатой сети является нормированная пропускная способность памяти (НПСП). НПСП определяется как отношение математического ожидания количества переданных от процессоров к модулям памяти пакетов к среднему числу сгенерированных пакетов за один такт.

$$\text{НПСП} = \left(\sum_{k=1}^N \beta q(\beta) \right) / \overline{N_p}, \quad (1)$$

где $q(\beta)$ – вероятность того, что в заданном такте было передано β пакетов, а $\overline{N_p}$ – среднее число сгенерированных за один такт пакетов. НПСП удобно рассчитывать как сумму уровней потоков данных на входных каналах модулей памяти, деленное на сумму уровней потоков данных на выходных каналах процессорных элементов

$$\text{НПСП} = \left(\sum_{j=0}^{N-1} p(j) \right) / \left(\sum_{i=0}^{N-1} r(i) \right), \quad (2)$$

где $p(j)$ – уровень потока данных на j -м входном канале модуля памяти, а $r(i)$ – уровень потока данных на i -м выходном канале процессорного элемента. В работе [1] были приведены выражения для расчета НПСП многоступенчатой сети. Увеличение отклонения НПСП от единицы при изменении характера трафика, означает увеличение потерь пакетов внутри сети. Необходимо модифицировать сеть, чтобы значение пропускной способности удовлетворяло требованиям производительности в новых условиях. Кроме того, необходимо предоставить средство оценки пропускной способности модифицированной сети.

Анализ литературы. Дитмар Туч и Гюнтер Хомель [2] предложили многослойные многоступенчатые сети, которые являются устойчивыми к сбоям переключающих элементов. В основе работы многослойной сети лежит широковещательный трафик. Каждая ступень сети дублируется в нескольких слоях. Количество слоев на каждой ступени увеличивается в несколько раз. Множитель, на который увеличивается количество слоев, называется *фактором роста сети* (G_F). На Рис. 1 показана многоступенчатая сеть размера 8×8 с $G_F = 2$.

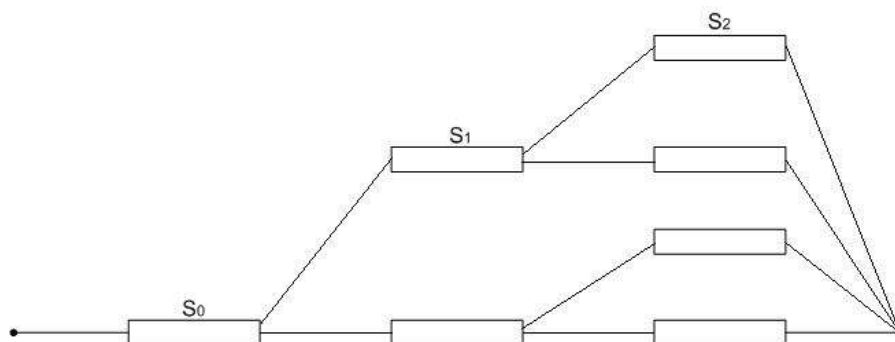


Рис. 1

Для данной сети число слоев удваивается на каждой последующей ступени. Данная архитектура подразумевает, что даже в случае двух широковещательных пакетов на входных каналах, все пакеты могут быть отправлены на выходные каналы. Также исключена излишняя репликация первой ступени. Выбирая G_F надлежащим образом можно гарантировать, что не возникнет внутренней блокировки пакетов. Однако блокировка по-прежнему может иметь место на выходных узлах многоступенчатой сети. В данной статье предлагается новая архитектура сети, которая практически исключает вероятность блокировки пакетов, тем самым, увеличивая пропускную способность. Также представлен метод оценки пропускной способности

сети, который может быть использован при любой степени реплицирования для неравномерного трафика. Метод разработан на основе идей, изложенных в статьях [3] и [4]. В работе [5] описана производительность буферной нереплицированной сети в условиях неравномерного трафика.

Цель статьи: разработать метод повышения нормированной пропускной способности памяти путем дублирования ступеней сети; разработать математическую модель позволяющую выполнять оценку пропускной способности памяти и выбирать необходимую степень дублирования для достижения оптимального соотношения *цена/производительность*.

Дублирование ступеней сети. Основная причина падения пропускной способности сети заключается в наличии внутренних блокировок пакетов. Блокировка происходит в случае, когда на передающий канал поступает более одного пакета. Переключающий элемент случайно выбирает и блокирует один пакет. Процессорный элемент должен переслать заблокированный пакет повторно. Уменьшение вероятности блокировки повлечет увеличение пропускной способности сети и производительности системы в целом. Введем три дополнительных типа переключающих элементов: ПЭ-2×4, ПЭ-4×4, ПЭ-4×2.

Ступени, состоящие из переключающих элементов ПЭ-2×4, ПЭ-4×4 и ПЭ-4×2 обозначим S-2×4, S-4×4 и S-4×2 соответственно. Ступень, состоящую из переключающих элементов ПЭ-2×2, назовем обыкновенной ступенью.

Выполним замену переключающих элементов обыкновенной ступени на дополнительные типы переключающих элементов, как показано на Рис. 2, так чтобы выполнялись следующие условия:

1. Нулевая ступень должна быть либо обыкновенной, либо типа S-2×4.
2. Последняя ступень должна быть либо обыкновенной, либо типа S-4×2.
3. Если ступень S_i есть обыкновенная, то ступень S_{i+1} либо обыкновенная, либо типа S-2×4.
4. Если ступень S_i есть типа S-2×4, то ступень S_{i+1} либо типа S-4×4, либо типа S-4×2.
5. Если ступень S_i есть типа S-4×4, то ступень S_{i+1} либо типа S-4×4, либо типа S-4×2.
6. Если ступень S_i есть типа S-4×2, то ступень S_{i+1} либо обыкновенная, либо типа S-2×4.

На Рис. 3 изображена многоступенчатая сеть размерности 8×8 с дублированными ступенями. Жирными линиями обозначены каналы, и переключающие элементы, по которым проходят пакеты, предназначенные для горячих модулей памяти.

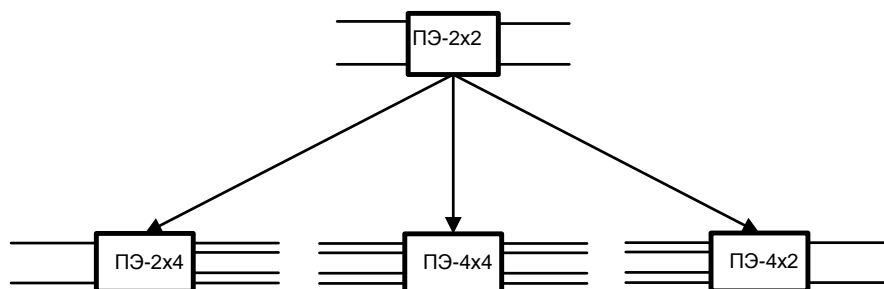


Рис. 2

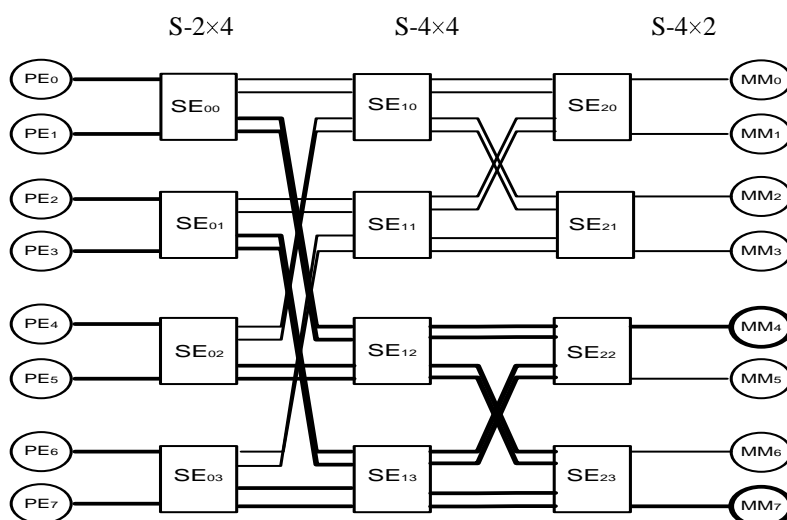


Рис. 3

Оценка пропускной способности сети базируется на изложенных в статьях [6, 7] свойствах. Расчет пропускной способности m -й ступени S-2×4 выполняется по формуле (2):

$$p_{m,s}^d = p_{m,s}^u = p_{m-1,s-1} - (p_{m-1,s-1})^2 \left(\frac{1}{2}\right)^2, \text{ для } 1 \leq m \leq n-1, 2 \leq s \leq m+1;$$

$$p_{m,s}^d = p_{m,s}^u = 2(p_{m-1,0})^2 - 2(p_{m-1,0})^2 \left(\frac{1}{2}\right)^2, \quad (3)$$

для

$$0 \leq m \leq n-1, 0 \leq s \leq 1,$$

где

$$R = \left(\frac{(N/2^{m+1})q' + \left(\sum_{i=0}^{k_1-1} q^i - k_1 q'\right)(1-s) + \left(\sum_{i=k_1}^{k_1+k_2-1} q^i - k_2 q'\right)s}{(N/2^m - k_1 - k_2)q' + \sum_{i=0}^{k_1+k_2-1} q^i} \right).$$

Расчет пропускной способности m -й ступени S-4×4 выполняется по формуле (3):

$$p_{k,s}^d = p_{k,s}^u = -2p_{k-1,s-1}^u p_{k-1,s-1}^d + \frac{1}{2}(p_{k-1,s-1}^d)^2 p_{k-1,s-1}^u + \frac{1}{4}(p_{k-1,s-1}^d)^2 - \frac{1}{2}(p_{k-1,s-1}^u)^2,$$

при $1 \leq m \leq n-1, 2 \leq s \leq m+1,$

$$p_{k,s}^d = p_{k,s}^u - 8(p_{-1,0}^u p_{-1,0}^d R)^2 + 4(p_{-1,0}^d)^2 p_{-1,0}^u R^3 + (p_{-1,0}^d R)^2 - 2(p_{-1,0}^u R)^2,$$

для $0 \leq k \leq n-1, 0 \leq s \leq 1.$

Увеличение пропускной способности дублированной сети. Последовательное дублирование ступеней сети размерности 512x512 привело к значительному увеличению НПСП. Изменение пропускной способности памяти для начального уровня потока 0,3; 0,6; 0,9 показан на Рис. 4.

Применение. Метод последовательного реплицирования ступеней может быть использован проектировщиком системы совместно с методом оценки пропускной способности реплицированной сети для выяснения необходимой степени реплицирования и достижения оптимального соотношения цена/производительность.

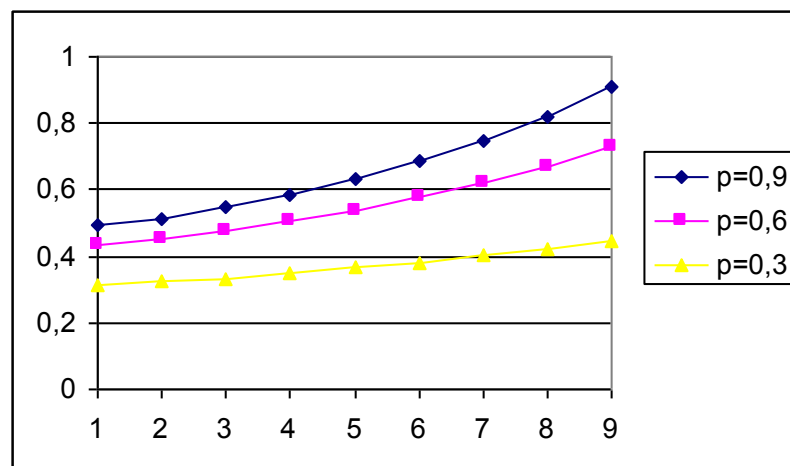


Рис. 4

Выводы. В многоступенчатой сети, выполненной по предложенной архитектуре, возникает гораздо меньшее число внутренних блокировок по сравнению с нереплицированной сетью. Получены выражения для определения НПСП в условиях горячего трафика с произвольным числом горячих приемников для реплицированной сети. Метод последовательного дублирования ступеней позволяет повысить пропускную

способность сети на 80–90%. Повышение пропускной способности наиболее существенно при более интенсивных начальных нагрузках на сеть.

Список литературы: 1. Дикарев В.А., Евграфов В.Н. Производительность безбуферных многоступенчатых сетей при наличии горячего трафика // Вестник НТУ "ХПИ". – Х.: НТУ "ХПИ", 2005. – № 49. – С. 52 – 59. 2. Tutsch D., Hommel G. Comparing Switch and Buffer Sizes of Multistage Interconnection Networks in Case of Multicast Traffic Technische Universitaet Berlin, Real-Time Systems and Robotics, 2000. 3. Atiquzzaman M, Akhtar MS. Effect of hot spots on the performance of multistage interconnection networks. FRONTIERS 92: The Forth Symposium on the Frontiers of Massively Parallel Computations, Virginia, 1992. – P. 504–505 4. Yang Q, Bhuyan LN. Analysis of packet-switched multiple-bus multiprocessors // IEEE Transaction on Computers. – 1991. – 40 (3). – P. 352–357. 5. Kim HS, Leon-Garcia A. Performance of buffered Banyan networks under non-uniform traffic patterns // IEEE Transactions on Computers. – 1990. – 38 (5). – P. 648–658. 6. Евграфов В.Н. Производительность не прямой многоступенчатой сети при наличии горячего трафика для конечных каналов. // Радиотехника и Информатика. – 2005. – № 1. – С. 119–122. 7. Евграфов В.Н. Свойства безбуферных многоступенчатых сетей для произвольного числа горячих модулей памяти. Вестник НТУ ХПИ. – Х.: НТУ "ХПИ", 2004. – № 46. – С. 153–159.

Поступила в редакцию 03.11.2005